



PIO0_0	3	RESET/PIO0_0	2	PIO2_0
PIO0_1	4	PIO0_1/CLKOUT/CT32B0_MAT2	13	PIO2_1
PIO0_2	10	PIO0_2/SSEL0/CT16B0_CAP0	26	PIO2_2
PIO0_3	14	PIO0_3/SCK0	38	PIO2_3
PIO0_4	15	PIO0_3	18	PIO2_4
PIO0_5	16	PIO0_4/SCL	21	PIO2_5
PIO0_6	22	PIO0_5/SDA	1	PIO2_6
PIO0_7	23	PIO0_6/SCK0	11	PIO2_7
PIO0_8	27	PIO0_7/CTS	12	PIO2_8
PIO0_9	28	PIO0_8/MISO0/CT16B0_MAT0	24	PIO2_9
PIO0_10	29	PIO0_9/MOSI0/CT16B0_MAT1	25	PIO2_10
PIO0_11	32	SWCLK/PIO0_10/SCK0/CT16B0_MAT2	31	PIO2_11
		R/PIO0_11/AD0/CT32B0_MAT3		
PIO2_0	2	PIO2_0/DTR/SSEL1	36	PIO3_0
PIO2_1	13	PIO2_1/CLKOUT/CT32B0_MAT2	37	PIO3_1
PIO2_2	26	PIO2_2/DSR/SCK1	43	PIO3_2
PIO2_3	38	PIO2_2/D/CD/MISO1	48	PIO3_3
PIO2_4	18	PIO2_3/RT/MOSI1		
PIO2_5	21	PIO2_4		
PIO2_6	1	PIO2_5		
PIO2_7	11	PIO2_6		
PIO2_8	12	PIO2_7		
PIO2_9	24	PIO2_8		
PIO2_10	25	PIO2_9		
PIO2_11	31	PIO2_10		
		PIO2_11/SCK0		
PIO3_0	36	R/PIO3_0/AD1/CT32B1_CAP0	19	CAN_RXD
PIO3_1	37	R/PIO3_1/AD2/CT32B1_MAT0	20	CAN_TXD
PIO3_2	43	R/PIO3_2/AD3/CT32B1_MAT1		
PIO3_3	48	SWDIO/PIO3_3/AD4/CT32B1_MAT2		
		PIO3_3/RT		
		PIO3_4/AD5/CT32B1_MAT3/WAKEUP		
		PIO3_5/RTS/CT32B0_CAP0		
		PIO3_6/SCK0		
		PIO3_7/TXD/CT32B0_MAT0		
		PIO3_8/CT16B1_CAP0		
		PIO3_9/CT16B1_MAT0		
		PIO3_10/AD6/CT16B1_MAT1		
		PIO3_11/AD7		
		VDDIO		
		VSSIO		
		VDD3V3		
		VSS		
XTALIN	6	XTALIN	44	VCC3V3
XTALOUT	7	XTALOUT	41	GND

LPC11C14

