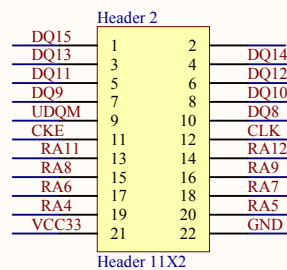


H1			
VCC33	1	VDD	VSS
DQ0	2	DQ15	DQ15
VCC33	3	VDDQ	VSSQ
DQ1	4	DQ14	DQ14
DQ2	5	DQ13	DQ13
GND	6	DQ12	DQ12
DQ3	7	DQ11	DQ11
DQ4	8	DQ10	DQ10
VCC33	9	DQ9	DQ9
DQ5	10	DQ8	DQ8
DQ6	11	DQ7	DQ7
GND	12	DQ6	DQ6
DQ7	13	DQ5	DQ5
VCC33	14	DQ4	DQ4
LDQM	15	DQ3	DQ3
/WE /WE	16	DQ2	DQ2
/CAS	17	DQ1	DQ1
/RAS	18	DQ0	DQ0
/CS	19	DQ15	DQ15
BA0	20	DQ14	DQ14
BA1	21	DQ13	DQ13
RA10	22	DQ12	DQ12
RA0	23	DQ11	DQ11
RA1	24	DQ10	DQ10
RA2	25	DQ9	DQ9
RA3	26	DQ8	DQ8
VCC33	27	DQ7	DQ7
		DQ6	DQ6
		DQ5	DQ5
		DQ4	DQ4
		DQ3	DQ3
		DQ2	DQ2
		DQ1	DQ1
		DQ0	DQ0
		VSS	VSS

H57V2562GTR



Title		
Size	Number	Revision
A4		
Date:	2012/8/10	Sheet of
File:	E:\PCB\SDRAM BOARD new\SDRAM	Draw Doc